

PCIカード 8ビットU1071A-001~004

	U1071A-001, DP1400	U1071A-002, DP1400	U1071A-004, DP1400
■入力: 50Ω (-F50 フロントエンド・オプション)			
帯域幅(-3dB)	DC~1GHz	DC~500MHz	DC~150MHz (仕様値) DC~200MHz (代表値)
フル・スケール	50mV, 100mV, 200mV, 500mV, 1V, 2V, 5V	50mV, 100mV, 200mV, 500mV, 1V, 2V, 5V	50mV, 100mV, 200mV, 500mV, 1V, 2V, 5V
VSWR(代表値)	< 1.15 (DC~500MHz) < 1.5 (500MHz~1GHz)	< 1.15 (DC~500MHz)	< 1.15 (DC~200MHz)
オフセット・レンジ	±2V (50~500mV FS) ±2V (1~5V FS)	±2V (50~500mV FS) ±2V (1~5V FS)	±2V (50~500mV FS) ±2V (1~5V FS)
帯域幅制限フィルタ	700MHz (2極ベッセル・フィルタ) 200MHz (2極ベッセル・フィルタ) 20MHz (単極フィルタ)	200MHz (2極ベッセル・フィルタ) 20MHz (単極フィルタ)	20MHz (単極フィルタ)
最大入力電圧	±5Vdc	±5Vdc	±5Vdc
コネクタ	BNCまたはSMA, 金メッキ	BNCまたはSMA, 金メッキ	BNCまたはSMA, 金メッキ
インピーダンス	50Ω ±1% (DC統合)	50Ω ±1% (DC統合)	50Ω ±1% (DC統合)
カップリング	DC, AC (32Hz LFRリミット, 50Ω)		

■信号入力: 50Ω/1MΩ (-FHZ フロントエンド・オプション)

帯域幅 (-3dB)	50Ω : DC~1GHz 1MΩ : DC~250MHz	50Ω : DC~500MHz 1MΩ : DC~250MHz	50Ω : DC~200MHz 1MΩ : DC~250MHz
フル・スケール (FS)	50Ω : 500mV~5V 1MΩ : 50mV~50V	50Ω : 500mV~5V 1MΩ : 50mV~50V	50Ω : 500mV~5V 1MΩ : 50mV~50V
オフセット・レンジ	50Ω : 50~500mV FS: ±2V 1~5V FS: ±5V 1MΩ : 50~500mV FS: ±2V 1~5V FS: ±20V 10~500V FS: ±200V	50Ω : 50~500mV FS: ±2V 1~5V FS: ±5V 1MΩ : 50~500mV FS: ±2V 1~5V FS: ±20V 10~500V FS: ±200V	50Ω : 50~500mV FS: ±2V 1~5V FS: ±5V 1MΩ : 50~500mV FS: ±2V 1~5V FS: ±20V 10~500V FS: ±200V
帯域幅制限フィルタ	700MHz (2極ベッセル・フィルタ) 200MHz (2極ベッセル・フィルタ) 20MHz (単極フィルタ)	200MHz (2極ベッセル・フィルタ) 20MHz (単極フィルタ)	20MHz (単極フィルタ)
最大入力電圧	50Ω : ±5VDC 1MΩ : ±300V DC	50Ω : ±5VDC 1MΩ : ±300V DC	50Ω : ±5VDC 1MΩ : ±300V DC
コネクタ	BNCまたはSMA, 金メッキ	BNCまたはSMA, 金メッキ	BNCまたはSMA, 金メッキ
インピーダンス	50Ω ±1%, DC結合 1MΩ ±1.0%, DC結合, //18pF (代表値)	50Ω ±1%, DC結合 1MΩ ±1.0%, DC結合, //18pF (代表値)	50Ω ±1%, DC結合 1MΩ ±1.0%, DC結合, //18pF (代表値)
カップリング	DC, AC (8Hz LFRリミット, 50Ω)	DC, AC (8Hz LFRリミット, 50Ω)	DC, AC (8Hz LFRリミット, 50Ω)

■デジタル変換

サンプリング・レート	100サンプル/s~2Gサンプル/s (1-2-5シーケンス)	100サンプル/s~2Gサンプル/s (1-2-5シーケンス)	100サンプル/s~1Gサンプル/s (1-2-5シーケンス)
分機能	8ビット(1:256)	8ビット(1:256)	8ビット(1:256)
補足メモリ	256kサンプル 128kサンプル/チャネル	256kサンプル 128kサンプル/チャネル	256kサンプル 128kサンプル/チャネル
オプション・メモリ	64Mサンプル 32Mサンプル/チャネル 128Mサンプル 64Mサンプル/チャネル 256Mサンプル 128Mサンプル/チャネル	64Mサンプル 32Mサンプル/チャネル 128Mサンプル 64Mサンプル/チャネル 256Mサンプル 128Mサンプル/チャネル	64Mサンプル 32Mサンプル/チャネル 128Mサンプル 64Mサンプル/チャネル 256Mサンプル 128Mサンプル/チャネル

■クロック/基準入力

入力振幅	> 500mV pk-pk (50Ω 終端)	> 500mV pk-pk (50Ω 終端)	> 500mV pk-pk (50Ω 終端)
コネクタ	MCX, 金メッキ	MCX, 金メッキ	MCX, 金メッキ
最大入力電圧	±1Vac	±1Vac	±1Vac
外部基準周波数	10MHz±0.3%	10MHz±0.3%	10MHz±0.3%
外部クロック周波数	200MHz~2GHz 高速自動同期 (AS Bus 2)は、クロック/トリガ信号を分配して、最大3個のモジュールを同期させることができます。	200MHz~2GHz 高速自動同期 (AS Bus 2)は、クロック/トリガ信号を分配して、最大3個のモジュールを同期させることができます。	200MHz~1GHz 高速自動同期 (AS Bus 2)は、クロック/トリガ信号を分配して、最大3個のモジュールを同期させることができます。

■タイムベース

クロック確度	< ±2ppm	< ±2ppm	< ±2ppm
サンプリング・ジッタ	< 2ps RMS(代表値) (10μsのレコード長で)	< 2ps RMS(代表値) (10μsのレコード長で)	< 2ps RMS(代表値) (10μsのレコード長で)
捕捉モード	シングル・ショット シーケンシャル・モード 標準メモリ 最大 1000セグメント 64Mサンプルメモリ 最大 16,000セグメント 128Mサンプルメモリ 最大 32,000セグメント 256Mサンプルメモリ 最大 64,000セグメント	シングル・ショット シーケンシャル・モード 標準メモリ 最大 1000セグメント 64Mサンプルメモリ 最大 16,000セグメント 128Mサンプルメモリ 最大 32,000セグメント 256Mサンプルメモリ 最大 64,000セグメント	シングル・ショット シーケンシャル・モード 標準メモリ 最大 1000セグメント 64Mサンプルメモリ 最大 16,000セグメント 128Mサンプルメモリ 最大 32,000セグメント 256Mサンプルメモリ 最大 64,000セグメント
デッドタイム	標準メモリ: < 350ns (2 GS/s) オプションメモリ: < 1.8μs	標準メモリ: < 350ns (2 GS/s) オプションメモリ: < 1.8μs	標準メモリ: < 350ns (2 GS/s) オプションメモリ: < 2.8μs
トリガ時間計測 (TTI)	< 13psの分解能	< 13psの分解能	< 13psの分解能

■トリガ(チャネル/外部)

チャネル・トリガ入力	帯域幅: DC~1GHz(-3dB) しきい値調整範囲: チャネルのFS 感度: > 15%FS	帯域幅: DC~500MHz(-3dB) しきい値調整範囲: チャネルのFS 感度: > 15%FS	帯域幅: DC~150MHz(-3dB) しきい値調整範囲: チャネルのFS 感度: > 15%FS
ブリトリガ	水平軸のフル・スケールの100%まで調整可能	水平軸のフル・スケールの100%まで調整可能	水平軸のフル・スケールの100%まで調整可能
外部トリガ入力	MCX, 金メッキ インピーダンス: 50Ωおよび1MΩ±1%	MCX, 金メッキ インピーダンス: 50Ωおよび1MΩ±1%	MCX, 金メッキ インピーダンス: 50Ωおよび1MΩ±1%

帯域幅	50Ω : DC~フロントエンドの帯域幅 1MΩ : DC~250MHz しきい値調整範囲: ±5V 最大入力電圧: ±5Vdc	50Ω : DC~フロントエンドの帯域幅 1MΩ : DC~250MHz しきい値調整範囲: ±5V 最大入力電圧: ±5Vdc	50Ω : DC~フロントエンドの帯域幅 1MΩ : DC~200MHz しきい値調整範囲: ±5V 最大入力電圧: ±5Vdc
モード	エッジ(立ち上がり, 立下り) ウィンドウ, HF/4, スパイク, デュアル・ソース・パターン (OR, AND, NOR, NAND)	エッジ(立ち上がり, 立下り) ウィンドウ, HF/4, スパイク, デュアル・ソース・パターン (OR, AND, NOR, NAND)	エッジ(立ち上がり, 立下り) ウィンドウ, HF/4, スパイク, デュアル・ソース・パターン (OR, AND, NOR, NAND)
カップリング	DC, AC, HF除去	DC, AC, HF除去	DC, AC, HF除去

■コントロール/O (AおよびB)

コネクタ	MCX, 金メッキ	MCX, 金メッキ	MCX, 金メッキ
信号	TTL/CMOS互換(3.3V)	TTL/CMOS互換(3.3V)	TTL/CMOS互換(3.3V)
入力	トリガ・イネーブル	トリガ・イネーブル	トリガ・イネーブル
出力	10MHz基準クロック 次のセグメントへの捕捉スキップ 捕捉アクティブ トリガレディ	10MHz基準クロック 次のセグメントへの捕捉スキップ 捕捉アクティブ トリガレディ	10MHz基準クロック 次のセグメントへの捕捉スキップ 捕捉アクティブ トリガレディ

■トリガ出力

出力レベル	レンジ±2.5V(負荷なし)で調整 可能 振幅±0.8V(負荷なし) ±15mA(最大)	レンジ±2.5V(負荷なし)で調整 可能 振幅±0.8V(負荷なし) ±15mA(最大)	レンジ±2.5V(負荷なし)で調整 可能 振幅±0.8V(負荷なし) ±15mA(最大)
コネクタ	MCX, 金メッキ 立ち上がり/立下り時間: 2.5ns	MCX, 金メッキ 立ち上がり/立下り時間: 2.5ns	MCX, 金メッキ 立ち上がり/立下り時間: 2.5ns
カップリング	DC	DC	DC
出力インピーダンス	50Ω	50Ω	50Ω

■システム性能

DC確度	±(2%×FS+0.4%×オフセット)	±(2%×FS+0.4%×オフセット)	±(2%×FS+0.4%×オフセット)
積分の直線性	< ±1%FS	< ±1%FS	< ±1%FS
SNR(代表値)	> 40dBのフル帯域幅 > 44dB (200MHz帯域制限) > 45dB (20MHz帯域制限)	> 40dBのフル帯域幅 > 44dB (200MHz帯域制限) > 45dB (20MHz帯域制限)	> 44dB のフル帯域幅 > 45dB (20MHz帯域制限)
SFDR(代表値)	> 55dB (10MHz) > 45dB (400MHz)	> 55dB (10MHz) > 45dB (400MHz)	> 55dB (10MHz) > 45dB (200MHz)
転送速度	最高 220MB/s	最高 220MB/s	最高 220MB/s
有効ビット数(代表値)	7.1 (DC~10MHz, 200MHz帯域制限, 1GS/s) 6.8 (10~100MHz, 700MHz帯域制限, 1GS/s) 6.5 (100MHz~400MHzフル帯域幅, 2GS/s)	7.1 (DC~10MHz, 200MHz帯域制限, 1GS/s) 6.8 (10~100MHz, フル帯域幅, 1GS/s)	7.1 (DC~10MHz, フル帯域幅, 1GS/s) 6.8 (10~100MHz, フル帯域幅, 1GS/s)

■一般仕様

ホストコンピュータとオペレーティングシステム	Microsoft Windows Vista, Windows XP, Windows 2003 server, Windows 2000, Windows RiverVxWorks, National Instruments LabVIEW RT, またはLinuxが動作するPC互換(x86)システム, WindRiver VxWorksが動作するPowerPCシステム	Microsoft Windows Vista, Windows XP, Windows 2003 server, Windows 2000, Windows RiverVxWorks, National Instruments LabVIEW RT, またはLinuxが動作するPC互換(x86)システム, WindRiver VxWorksが動作するPowerPCシステム	Microsoft Windows Vista, Windows XP, Windows 2003 server, Windows 2000, Windows RiverVxWorks, National Instruments LabVIEW RT, またはLinuxが動作するPC互換(x86)システム, WindRiver VxWorksが動作するPowerPCシステム
消費電力	< 16W (標準メモリ) < 20W (メモリ・オプション付き)	< 16W (標準メモリ) < 20W (メモリ・オプション付き)	< 16W (標準メモリ) < 20W (メモリ・オプション付き)
電流要件(代表値)	+ 12V: 90mA + 5V: 1.4A + 3.3V: 1.9A - 12V: 40mV フロント・パネルのLEDはデジタイザの状態を示します 緑:トリガ・レディ 黄:モジュール認識 赤:トリガ	+ 12V: 90mA + 5V: 1.4A + 3.3V: 1.9A - 12V: 40mV フロント・パネルのLEDはデジタイザの状態を示します 緑:トリガ・レディ 黄:モジュール認識 赤:トリガ	+ 12V: 90mA + 5V: 1.4A + 3.3V: 1.9A - 12V: 40mV フロント・パネルのLEDはデジタイザの状態を示します 緑:トリガ・レディ 黄:モジュール認識 赤:トリガ

■環境/物理的仕様

動作温度	0°C~50°C	0°C~50°C	0°C~50°C
相対湿度	5~95%(非結露)	5~95%(非結露)	5~95%(非結露)
安全性	EN61010-1に準拠	EN61010-1に準拠	EN61010-1に準拠
EMCイミュニティ	EN61326-1に準拠 産業環境	EN61326-1に準拠 産業環境	EN61326-1に準拠 産業環境
EMCエミッション	放射性エミッションに関するEN61326-1ClassAに準拠	放射性エミッションに関するEN61326-1ClassAに準拠	放射性エミッションに関するEN61326-1ClassAに準拠
寸法	PCI標準 170mm × 107mm × 16mm	PCI標準 170mm × 107mm × 16mm	PCI標準 170mm × 107mm × 16mm